

Organização de Computadores Digitais

Universidade de São Paulo
Departamento de Sistemas de Computação
Jorge Luiz e Silva

Metodologia de trabalho cont.

▣ Aulas 50 – 50

- ▣ professor explica 50min um tema e apresenta três projetos distintos para aquele tema.
- ▣ Definição dos grupos pelos projetos, respeitando que cada 4 grupos devem escolher um entre 3 projetos propostos.
- ▣ Próximos 50min discussão dos projetos por grupos distintos e possíveis soluções.
- ▣ Sorteio para apresentações dos grupos para as três semanas seguintes abrangendo os três projetos propostos.

Metodologia de trabalho

- Aulas 100 – Aula de Apresentação de um dos projetos
 - Grupo apresenta 10min e 10min de questionamento pelos grupos.
 - Apresentações dos 4 grupos do projeto do dia.

Avaliação de Conteúdo

▣ Avaliação:

- ▣ Formulário do professor e dos grupos a ser preenchido durante a apresentação contendo:
 - ▣ Conteúdo efetivo da solução do projeto
 - ▣ Participação de todo o grupo na apresentação
 - ▣ Participação dos outros grupos nos questionamentos

▣ Avaliação Final:

- ▣ Compilação do formulário do professor com formulário de grupos
- ▣ Nota da discussão para todos os grupos, no site, assim que todos apresentarem seus projetos.

Avaliação de Presença

■ Avaliação:

- Presença é fundamental nesse tipo de avaliação sem o qual a mesma fica muito prejudicada se não for seguida a risca todos os passos da avaliação de conteúdo.
- Outro aspecto muito importante a ser cumprido é a pontualidade dos grupos tanto na aula de apresentação dos projetos como nas aulas de avaliação de grupos.

Avaliação de Presença

▣ Avaliação:

- ▣ Cada relatório de grupo irá conter um espaço específico para assinatura (oficial) dos membros do grupo além da lista de presença que será passada normalmente.
- ▣ Esses dois elementos serão utilizado para computar presença

Obs: faltas nas aulas 50-50 ou no dia de apresentação do grupo em que pertence serão consideradas como avaliação de conteúdo com nota zero.

Cronograma das aulas

01	23/02	Apresentação
	25/02	Boolean 50 – 50
02	02/03	Boolean 100
	04/03	Boolean 100
03	16/03	Boolean 100
	18/03	Portas Lógicas 50 -50
04	23/03	Portas Lógicas 100
	25/03	Portas Lógicas 100
05	30/03	Portas Lógicas 100
	01/04	Mapa de Karnaugh 50 – 50
06	06/04	Mapa de Karnaugh 100
	08/04	Mapa de Karnaugh 100
07	13/04	Mapa de Karnaugh 100
	15/04	Flip-Flop 50 – 50
08	27/04	Flip-Flop 100
	29/04	Flip-Flop 100
09	04/05	Flip-Flop 100
	06/05	Flip-Flop 50 – 50
10	11/05	Flip-Flop 100
	13/05	Flip-Flop 100
11	18/05	Flip-Flop 100
	20/05	Máquina de Estado 50 - 50
12	25/05	Máquina de Estado 100
	27/05	Máquina de Estado 100
13	01/06	Máquina de Estado 100
	03/06	Máquina de Estado 50 - 50
14	08/06	Máquina de Estado 100
	10/06	Máquina de Estado 100
15	15/06	Máquina de Estado 100
	17/06	Extra
16	29/06	Extra

Bibliografia

- ▣ " Livro Texto:
 - TANENBAUM, A.S. Structured Computer Organization, Prentice Hall, 4th ed, 2007.
 - STALLINGS, W. Arquitetura e Organização de Computadores, Prentice Hall, 5a. ed., 2002.

- ▣ " Bibliografia Complementar:
 - FREGNI, E.; SARAIVA, G.R. Engenharia do Projeto Lógico Digital, São Paulo, Editora Edgard Blucher, 1995.
 - MONTEIRO, M.A. Introdução à Organização de Computadores, 3a ed. Livros Técnicos e Científico Editora SA, 1996.
 - PATTERSON, D.A.; HENNESSY, J.L. Computer Organization and Design: The Hardware/Software Interface, Morgan Kaufmann, 1994.
 - CHAN, P.K.; MOURAD, S. Digital Design Using Field Programmable Gate Arrays. Prentice Hall, 1994.
 - WAKERLY, J.F. Digital Design - Principles & Practices - Third Edition, Prentice Hall, 2000.
 - MANO, M.M. Computer System Architecture, Prentice-Hall, 1993.
 - MANO, M.M.; KIME, C.R. Logic and Computer Design Fundamentals, second edition, Prentice Hall, 2000.
 - BROWN, S.; VRANESIC, Z. Fundamentals of Digital Logic with VHDL Design, McGraw Hill, 2000.
 - HENNESSY, J.L.; PATTERSON, D.A. Computer Architecture: A Quantitative Approach, Morgan Kaufmann, 1990.